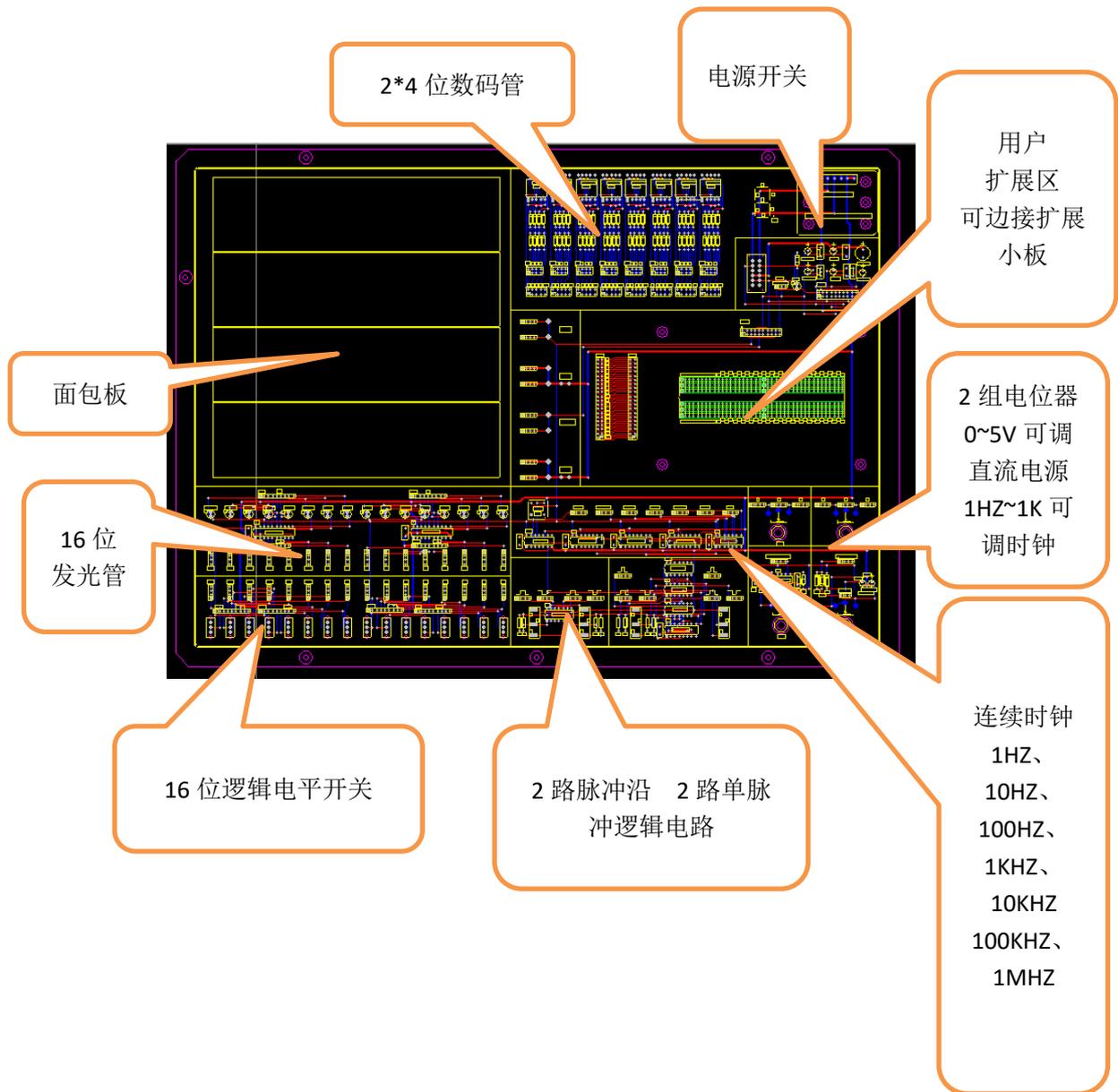


HQFC-DX2 宣传资料



一、系统组成

- 1、电源： 交流输入：220V±10%、50Hz
固定直流输：出5V/3A;
- 2、手动单脉冲电路4组：每组可同时输出正负两个脉冲，脉冲幅值为 TTL 电平。
- 3、定频率脉冲源6路，输出为 TTL 电平：1MHz、100KHz、10KHz、1KHz、100Hz、10Hz、1Hz ；
- 4、16位逻辑电平输入开关：可输入低电平‘0’、高电平‘1’（为正逻辑）。

- 5、16位逻辑电平指示灯：指示灯亮表示高电平‘1’，指示灯灭表示低电平‘0’。
- 6、数码管显示：8位数码管显示电路。
- 5、1路1.5~4.5V可调电压。
- 6、1路1HZ~1KHZ可调时钟输出。
- 7、用户扩展实验区：元件及芯片安装插座
扩展实验板安装扩展区(FPGA扩展小板)

二、实验项目

1) 基本实验

- 1、门电路的逻辑功能及测试实验
可控码制转换器的设计与实现
- 2、三态门实验
- 3、数据选择器和译码器实验
- 4、组合逻辑电路（半加器、全加器及逻辑运算）实验
- 5、触发器实验（一） R-S、D、JK
- 6、触发器实验（二） 三态输出触发器、锁存器
- 7、时序电路测试与研究
- 8、集成计数器及寄存器实验
- 9、波形产生器及单稳态触发器实验